



Exma. Senhora Chefe do Gabinete do
Ministro dos Assuntos Parlamentares
Professora Doutora Sofia Aureliano

SUA REFERENCIA:	SUA COMUNICAÇÃO DE :	NOSSA REFERENCIA Nº: 3619/2025 ENT.: PROC. Nº: 07	DATA:26/11/2025
-----------------	----------------------	--	-----------------

ASSUNTO: Resposta à pergunta nº 638/XVII (1ª)

**Exma. Sr.ª Chefe do Gabinete do Ministro dos Assuntos Parlamentares
Professora Doutora Sofia Aureliano**

Incumbe-me S. Exa. o Ministro da Economia e da Coesão Territorial, na sequência da pergunta, do Grupo Parlamentar do PCP, recebida ao abrigo do disposto na alínea d) do artigo 156º da Constituição da República Portuguesa e da alínea d) do n.º 1 do artigo 4º do Regimento da Assembleia da República, remeter a V. Exas. a seguinte resposta:

O Governo acompanha com proximidade a evolução do mercado internacional de semicondutores e os riscos que esta situação representa para a indústria nacional, em particular para a produção automóvel. O recente princípio de acordo entre a União Europeia e as autoridades chinesas, que permitiu a retoma das exportações civis da Nexperia, contribuiu para estabilizar fluxos críticos de componentes. Esta situação continua a ser monitorizada em articulação direta com empresas impactadas em Portugal.

Como medida de contingência para eventuais perturbações temporária, recorda-se que está disponível o regime de *lay-off* previsto no Código do Trabalho, aplicável quando indispensável à viabilidade da empresa e à manutenção do emprego. Este regime contempla ainda ações de formação profissional durante a redução ou suspensão da atividade e garante aos trabalhadores um rendimento mínimo correspondente a dois terços da remuneração líquida.

A nível europeu, o setor da microeletrónica enfrenta constrangimentos decorrentes de tensões geopolíticas, escassez de recursos e disrupções nas cadeias de valor, acentuando a necessidade de reforçar a autonomia estratégica da Europa e de Portugal. Neste contexto, os semicondutores constituem uma prioridade estratégica. A Estratégia Nacional para os Semicondutores (RCM n.º 12/2024), dotada de 121 milhões de euros para 2024–2027, encontra-se em execução plena e alinhada com os instrumentos previstos no *European Chips Act*. A sua implementação permitiu ativar mecanismos estruturantes de I&D, inovação e capacitação industrial, incluindo:



- Centro de Competências Nacional em Semicondutores (POEMS), coordenado pelo INL, assegurando formação avançada, articulação com a Chips JU e promoção integrada do ecossistema;
- Projetos de investigação e inovação, financiados pela FCT, com TRLs entre 3 e 7 e cofinanciamento anual de cerca de 3,5 M€;
- Linha piloto industrial europeia em tecnologias avançadas de integração e packaging, com participação do INL;
- Linha piloto industrial europeia em fotónica, com a participação do IT Aveiro;
- Linhas piloto europeias para desenvolvimento de semicondutores com Tecnologias quânticas, com participação do INL e do PQI;
- Plataforma europeia de Design de semicondutores, de apoio a PME e *Startups* e com capacidades de conceção e prototipagem

Em paralelo, a Agenda Microeletrónica, alinhada com as iniciativas europeias IPCEI *on Microelectronics* e com o *EU Chips Act*, já executou cerca de 80% do investimento previsto (68 milhões de euros), dos quais 30 milhões de euros financiados pelo PRR, tendo criado mais de 100 de postos de trabalho e desenvolvido 90% dos 26 novos produtos, processos e serviços (PPS). Estas iniciativas reforçam a capacidade industrial e tecnológica do país e contribuem para a atração de novos projetos de investimento.

O Ministério da Economia e Coesão Territorial continuará a acompanhar este dossier de forma próxima, através de reuniões realizadas com empresas, associações e *clusters* do setor e a mobilizar os instrumentos necessários para proteger a produção, o investimento e o emprego, garantindo uma resposta coordenada com os parceiros nacionais e europeus e reforçando a integração de Portugal no ecossistema europeu de semicondutores.

Com os melhores cumprimentos,

A Chefe do Gabinete

Ana Tojal